

Zynq-7000 All Programmable SoC

エンベデッド デザイン チュートリアル

UG1165 (v2017.2) 2017 年 6 月 29 日



このチュートリアルの最新版 (japan.xilinx.com/support/documentation/sw_manuals_j/xilinx2017.3/ug1165-zynq-embedded-design-tutorial.pdf) を参照してください。これは 2017.3 ツール リリースで検証されており、2017.2 バージョンのザイリンクス ツールでチュートリアルを実行する場合は手順が多少異なる可能性があります。